CLIPPEDIMA E= JP410242584A

PAT-NO: JP410242584A

**DOCUMENT-IDENTIFIER: JP 10242584 A** 

TITLE: SEMICONDUCTOR LIGHT-EMITTING ELEMENT

**PUBN-DATE: September 11, 1998** 

**INVENTOR-INFORMATION:** 

NAME GOTO, JUN KAWADA, MASAHIKO AKAMATSU, SHOICHI MINAGAWA, SHIGEKAZU

**ASSIGNEE-INFORMATION:** 

NAME

**COUNTRY** 

HITACHI LTD

N/A

APPL-NO: JP09045232

APPL-DATE: February 28, 1997

INT-CL\_(IPC): <u>H01S003/18</u>; H01L033/00

## **ABSTRACT:**

PROBLEM TO BE SOLVED: To provide a vertical resonator type surface light-emitting laser element with a gallium nitride semiconductor by manufacturing a vertical resonator type surface light-emitting laser diode using a gallium nitride compound semiconductor, on a substrate comprising group IV element.

SOLUTION: On an n-type (001) silicon substrate 10, layers from an amorphous **GaN** 

buffer layer 11 to a p-type Mg doped <u>GaN</u> layer 16 are continuously grown.

After growth, an SiO<SB>2</SB> film is deposited, a column is formed. Then, an undoped <u>GaN</u> layer 17 is grown. After the SiO<SB>2</SB> film is removed, a p-type Mg doped <u>GaN</u> layer 18 is grown. Then a multi-layer reflecting film 19 is deposited, and formed into circular shape by fitting to the column. An I ctrod 20 is vapor-d posit d th r on. Th n an I ctr d 21 is vap r-d p sit d on a substrate sid n th r ar surfac, and th electr d and

07/11/2002, EAST Version: 1.03.0002

th substrat are r m ved by fitting to the olumn, the form a held reaching the GaN lay r. The namulti-lay r r flecting film 22 is diposited, and the multi-lay r film the r than the hold part is r m ved, and annualing pressis performed, and the near the last results a last r discontinuous description.

COPYRIGHT: (C)1998,JPO

# (19) 日本国特新庁 (JP) (12) 公開特許公報 (A)

# (11)特許出願公開番号

# 特開平10-242584

(43)公開日 平成10年(1998) 9月11日

(51) Int.CL<sup>8</sup>

H01S 3/18

H01L 33/00

識別配号

FΙ

H01S 3/18

H01L 33/00

C

審査請求 未請求 請求項の数4 OL (全 5 頁)

(21)出願番号

特顯平9-45232

(22)出顧日

平成9年(1997)2月28日

(71)出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河合四丁目6番地

(72)発明者 後藤 順

東京都国分寺市東郊ケ镏一丁目280番地

株式会社日立製作所中央研究所内

(72)発明者 河田 雅彦

東京都国分寺市東郊ケ鶴一丁目280番地

株式会社日立製作所中央研究所内

(72)発明者 赤松 正一

東京都国分寺市東恋ケ玺一丁目280番地

株式会社日立製作所中央研究所内

(74)代理人 弁理士 小川 勝男

最終頁に続く

# (54) 【発明の名称】 半導体発光素子

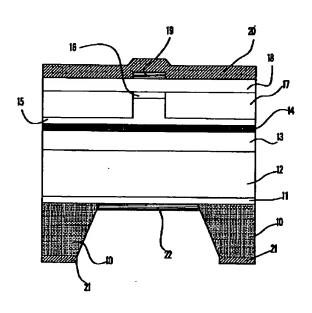
### (57)【要約】

【課題】 窒化ガリウム系化合物半導体の成長には一般 的にサファイア基板が用いられているが、エッチングが ほとんど不可能な為、垂直共振器型面発光レーザを作製 する場合、反射膜を形成するのが困難である。

【解決手段】 窒化ガリウム系化合物半導体をシリコン 基板上に成長する事により、基板をエッチングにより除 去する事が可能となり、誘電体多層反射膜を形成する事 が可能なる。

【効果】 本発明のレーザ素子は結晶成長後に反射膜を 形成出来る為、容易に且つ効率良く窒化ガリウム系化合 物半導体を用いた垂直共振器型レーザダイオードを形成 する事が可能となり、その産業上の利用価値は非常に大 きい。

図 1



### 【特許請求の範囲】

【請求項1】IV族元素からなり且つ立方晶系の結晶構造を有する基体上に窒化ガリウム系の化合物半導体からなる半導体領域を形成したことを特徴とする半導体発光素子。

【請求項2】上記半導体領域は、AlrGal-r-yInyN(0≦x ≦1,0≦y≤1,0≤x+y≤1)混晶からなる半導体層を含むことを特徴とする請求項1に記載の半導体発光素子。

【請求項3】上記半導体領域は、AlzGal-z-yIn<sub>2</sub>Ni-zAsz (0≤x≤1,0≤y≤1,0≤z≤1,0≤x+y≤1)混晶からなる半 導体層を含むことを特徴とする請求項1又は請求項2に記載の半導体発光素子。

【請求項4】上記半導体領域は複数の半導体層を積層してなり、且つ上記半導体発光素子は該半導体層の積層方向にファブリ・ペロー型の共振器構造が形成されていることを特徴とする請求項1乃至3のいずれかに記載の半導体発光素子。

#### 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明は、半導体発光素子の 20 うち、可視から紫外光領域に対応する窒化ガリウム系化 合物半導体 (AlxGa1-x-yInyN1-zAsz(0≤x≤1,0≤y≤1,0 ≤z≤1,0≤x+y≤1)) よりなる半導体発光素子に関し、特に半導体層の積層方向に光を放射する所謂面発光型の発光素子に係る。

#### [0002]

【従来の技術】デジタルビデオディスクに代表される光 ディスクの大容量化に向けて、半導体レーザの青色から 近紫外領域への短波長化が求められている。また、青や 緑の半導体レーザや高出力発光ダイオードが実現すると 30 従来の赤色発光素子と合わせて光の三原色が揃う事か ら、レーザテレビジョンや照明用光源への応用も考えら れている。これら緑色もしくは青色の光を発するレーザ ダイオード等の短波長発光素子の研究開発は、現在精力 的に行われている。窒化ガリウム系化合物半導体では、 長寿命·高輝度の青色光(~2.6eV)及び緑色光(~2.4eV) の発光ダイオードが既に実用化され、さらにジャパニー ズ・ジャーナル・オブ・アプライド・フィジクス誌第3 5巻 (1996年) L74頁からの記載 (Jpn. J. Appl. Phys., Vo 1.35(1996)ppL74) に示されているように青紫色レーザ ダイオード(~3.0eV)の室温パルス発振が達成され、室 温連続発振に至る勢いである。現在開発の進められてい る窒化ガリウム系化合物半導体レーザは、サファイア基 板上に成長されており、劈開またはドライエッチングに よりファブリ・ペロ型共振器ミラーが形成されているス トライプ状の導波路を有する (ストライプ形の) レーザ である。

## [0003]

【発明が解決しようとする課題】近年、光ディスク用の整合させようとする配慮があったためである。しかしなコンパクト光源や光インターコネクトを目的とした赤か50がら、サファイアを始め、これらの基板材料は化学的、

ら赤外領域での垂直共振器形面発光半導体レーザ (VCE L:Vertical Cavity Surface Emitting Laser) の研究が 盛んに行われている。このレーザ構造では共振器を基板 と垂直方向に形成する為に、一般的に誘電体または半導 体からなる多層反射膜を発光領域を形成する半導体層の 表と裏に直接又は他の半導体層を介して形成する。

【0004】現在提案されている窒化ガリウム系化合物 半導体を用いたVCSELは、例えば特開平7-335975号公報 に示されているように結晶成長時にAlGaN半導体多層反 10 射膜を形成する構造である。しかしながら、この構造で は高品質且つ精度の高い多層構造を形成する必要が有 り、非常に困難である。

【0005】一方、誘電体反射膜を形成する場合は結晶で長後に反射膜を蒸着等により形成する。この方法では表面反射膜は半導体に直接形成し、裏面反射膜はエッチングにより基板を除去して反射膜を形成する。しかしながら、一般的に窒化ガリウム系化合物半導体では基板に化学的、物理的に非常に安定なサファイアを用いている為に、エッチングにより基板を除去する事が非常に困難である。また、窒化ガリウム系化合物半導体の成長温度は1000℃程度であるため、通常のVCSELで用いられているエッチングの容易なGaAsやInP基板は高温により分解してしまう為、用いる事は出来ない。

【0006】本発明は、この様な事情を鑑み、耐熱性が 有り且つ容易に制御良くエッチングが可能な成長基板を 用いて、窒化ガリウム系化合物半導体により垂直共振機 形面発光レーザ素子を実現する事にある。

#### [0007]

【課題を解決するための手段】本発明は、エッチングが 容易で且つ1000℃程度で変質しないシリコンに代表 されるIV族元素から成る基板上に窒化ガリウム系化合物 半導体を用いた垂直共振器形面発光レーザダイオードを 作製し、裏面反射膜は裏面の対応する部分にエッチング し、そこに誘電体反射膜を形成する事を特徴とする。 【0008】窒化ガリウム系化合物半導体、即ち、A 1, Ga, In等のIII族元素とN, P, As等のV族 元素からなるIII-V族化合物半導体のうち、構成元素 として少なくともNを含む材料のうち、緑から紫外に至 る波長領域を発光させるに好適な材料は、ウルツ鉱型の 結晶構造を有する。そのため、これらの半導体層をエピ タキシャル成長させるに当たって立方晶系の結晶構造を 有する基板材料は適用できないものと考えられてきた。 このため、従来の窒化ガリウム系化合物半導体素子から なる半導体装置 (発光ダイオードやレーザ・ダイオード 等) は、サファイアを始め、SiCやZnOといった六 方晶系 (ウルツ鉱型は六方晶系の一種) の結晶構造を有 する基板材料上に形成されていた。即ち、エピタキシャ ル成長における基板と半導体層の格子どうしを少しでも 整合させようとする配慮があったためである。しかしな

物理的に非常に安定であり、エッチングによる除去が非 常に困難であるため、上述のようにエッチングで基板を 除去した領域に誘電体反射膜を形成することは事実上不 可能であった。

【0009】一方、本発明者はサファイア上に窒化ガリ ウム系の化合物半導体層を積層してなる半導体レーザ素 子にて、従来の即ち閃亜鉛鉱型の結晶構造を持つIIIー V族化合物半導体からなる発光素子と比較にならない程 の欠陥密度が存在するのにレーザ発振が可能であること に着眼した。即ち、従来10°cm-2以上の欠陥が活性層 や光導波路に存在するとレーザ発振は事実上不可能とさ れてきたのにも係わらず、窒化ガリウム系の化合物半導 体からなる半導体レーザ素子においては活性層に光導波 路に10<sup>10</sup> c m<sup>-2</sup>以上程度の結晶欠陥があってもレーザ発 振するのである。そこで、従来の考えとは逆に窒化ガリ ウム系の化合物半導体のエピタキシャル成長に不利な、 即ち成長すべき半導体層と全く結晶構造の異なる(立方 晶系の) 結晶構造を有するシリコン基板を採用すること を試みた。その結果、成長プロセスにおいてシリコン基 板上に窒化ガリウム系化合物半導体層のアモルファス (非晶質)層を形成し、この層上に窒化ガリウム系化合 物半導体を結晶成長させれば、発光ダイオードはもとよ りレーザ・ダイオードをも形成できる結果を得た。

【0010】窒化ガリウム系化合物半導体の結晶成長 は、上述のとおり1000℃近くの高温加熱を要するた め、シリコン基板上に形成した非晶質層が結晶化するこ ともある。非晶質層は、結晶化の過程において基板と格 子整合が全く取れないために膨大な量の結晶欠陥を発生 し、その上部に成長される窒化ガリウム系化合物半導体 層にこれらの欠陥が延伸することでレーザ・ダイオード 30 が実現できないと予想したものの、現実にはレーザ発振 できたのである。

【0011】本発明者は、以上の発見に基づき、窒化ガ リウム系化合物半導体からなる発光素子、特に当該半導 体層の成長方向に光を放出する発光ダイオードや面発光 型レーザ素子において基板材料として立方晶系の結晶構 造を有するSi(ダイヤモンド構造)を始めとするC、 Ge、Sbやこれらの元素を組み合わせてなる(SiG eのような) IV族元素の基板材料を利用することを着想 した。

【0012】即ち、本発明はIV族元素からなり且つ立方 晶系の結晶構造を有する基体上に窒化ガリウム系の化合 物半導体からなる半導体領域を形成したことを特徴とす る半導体発光素子を提供するものである。基体の定義 は、例えばSi基板の場合、当該基板は勿論のこと、当 該基板上に形成されるSiやSiGe等の半導体層をも 含む。当該半導体層の形成は、基板上におけるエピタキ シャル成長でも、又は多結晶や非晶質として基板上に形 成した後で結晶化させてもよい。基体は、窒化ガリウム 系の化合物半導体が形成される部分において実質的に単 50 量子井戸活性層(各膜厚5nm,5周期)、15はp型㎏ドープAl

結晶であることが望ましいが、若干の結晶欠陥は許容さ

れるものでもある。また、基体にはドーパントとしてIV

族元素以外の元素を含めてもよい。

【0013】本発明による半導体発光素子の限定された 実施態様として、上記半導体領域は、AlzGa1-z-yInyN(0  $\leq x \leq 1,0 \leq y \leq 1,0 \leq x+y \leq 1$ )混晶からなる半導体層、又  $t_1 - t_2 = t_3 - t_4 = t_4 - t_5 = t_5$ x+y≤1)混晶からなる半導体層を含めるとよく、更にこ れらの混晶組成を変えて複数層複数の半導体結晶層を積 層し、発光に係るキャリア再結合条件を最適化すること が推奨される。なお、AlzGa1-z-yInyN1-zAsz混晶におけ るV族元素の更に望ましい設定例として、0≦z<1とす ることを推奨する。

【0014】本発明による半導体発光素子の限定された 別の実施態様として、上記半導体領域を複数の半導体層 を積層して半導体発光素子を形成する場合、当該半導体 層の積層方向にファブリ・ペロー型の共振器構造を形成 して、所謂垂直共振器形面発光半導体レーザ(VCSE L)を構成することができる。ファブリ・ペロー型共振 20 器の対向し合う反射鏡は、上記半導体領域中に屈折率の 異なる半導体層を交互に積層して形成しても、半導体領 域上面又は下面に誘電体反射膜を形成しても、又は半導 体層の積層構造(前者)と誘電体反射膜(後者)を組み 合わせてもよい。特に後者において(半導体領域下面に 誘電体膜を形成する場合)、本発明の基体を採用するこ とで半導体領域下面に接合する当該基体を除去しやすく なる、

【0015】なお、以上の本発明に関する概要説明にお いて、窒化ガリウム系化合物半導体は、A1,Ga,I n等のIII族元素とN, P, As等のV族元素からなるI II-V族化合物半導体で構成元素として少なくともNを 含む材料を定義する。また、半導体領域は、実質的に単 結晶の半導体層として形成されることが望ましいが、上 記基体と半導体領域との接合界面において、半導体領域 は非晶質又は多結晶の半導体層が形成されていても、又 は欠陥を含む単結晶層であっても本発明の実施を阻むも のでない。

[0016]

【発明の実施の形態】以下、実施例1及び2と関連図面 40 を参照して、本発明の望ましき実施の態様を説明する。 【0017】<実施例1>本実施例では、活性層にGaIn N-GaN超格子、基体としてシリコン基板を用いて青色の 光を発する垂直共振器型面発光レーザを作製した。 【0018】図1に構造断面図を示す。 図1において、 10はn型(111)シリコン基板 (n=5×10<sup>18</sup>cm<sup>-3</sup>, d=100μ m)、11はアモルファスGaNバッファ層 (d=20nm)、12はn 型SiドープGaNバッファ層 (n=1×1018 cm-3, d=3 µm)、 13はn型SiドープAlo. 1 Gao. 9 Nクラッド層 (n=1×1018 cm -3,d=0.5μm)、14はノンドープIno. 25Gao. 75N-GaN歪

【0019】成長後、図1に示す様に常法を用いて厚さ 100nmのSiOz膜を堆積し、通常のフォトリソグラフィ技 術により直径7µmの円形マスクを形成して、ハロゲン系 反応性イオンビームエッチング法を用いて高さ0.4µmの 円柱を形成した。次に有機金属気相成長法によりノンド ープGaN層 (n=1×10<sup>17</sup>cm<sup>-3</sup>,d=0.4μm) 17を成長した。 SiO2膜を除去した後、p型MgドープGaN層 (n=1×1018 cm -3, d=0.5µm) 18を成長した。次にその上に電子線蒸着 法によりSiO2-Al2O2からなる反射率99%の多層反射膜19 ングにより先程の円柱に中心を合わせ直径10μmの円形 に形成した。この上にAu/Pt/Ti/Ni電極20を蒸着した。 【0020】次に、裏面のシリコン基板側に電極21を蒸 着し、通常のフォトリソグラフィ技術と溶液エッチング により先程の円柱に中心を合わせ、電極およびシリコン 基板を除去しGaNバッファ層に達する直径30μmの孔を形 成した。次にその上に電子線蒸着法によりSiO2-Al2O3か らなる反射率99%の多層反射膜22を堆積し、通常のフォ トリソグラフィ技術とフッ酸系溶液エッチングにより、 孔の部分以外の多層膜を除去した。 窒素雰囲気中にて 6 00℃で30分間アニーリング処理をした後、各素子を 分離し、レーザダイオード・チップを完成させた。

【0021】室温において、p型側をヒートシンク固定したレーザダイオードに2mAの定電流を流したところ、 青色の440nmでレーザ発振した。

【0022】<実施例2>本実施例では、活性層にGaNA s-GaN超格子、シリコン基板を用いて緑色の光を発する 垂直共振器型面発光レーザを作製した。

【0023】図1に構造断面図を示す。図1において、10はn型(111)シリコン基板 (n=5×10<sup>18</sup>cm<sup>-3</sup>, d=100μm)、11はアモルファスGaNバッファ層 (d=20nm)、12はn型SiドープGaNバッファ層 (n=1×10<sup>18</sup>cm<sup>-3</sup>,d=3μm)、13はn型SiドープAlo.1Gao.9Nクラッド層 (n=1×10<sup>18</sup>cm<sup>-3</sup>,d=1μm)、23はノンドープGaNo.94Aso.06-GaN歪量子井戸活性層(各膜厚5nm,5周期)、15はp型kgドープAl

0.1 Gao.9Nクラッド層 (p=5×10<sup>17</sup>cm<sup>-3</sup>,d=1μm)、16は p型MgドープGaNキャップ層 (p=2×10<sup>18</sup>cm<sup>-3</sup>,d=0.2μm)である。上記11から16,22までの層は、有機金属気相成長装置を用いて基板結晶10の上に連続成長した。原料にはTMA1(トリメチルアルミニウム)、TMGa(トリメチルガリウム)、TMIn(トリメチルインジウム)、NHs、As Hs、SiHa及びCp2Mg(シクロペンタジエニルマグネシウム)を用いた。成長温度は、アモルファスGaNバッファ11

は550℃、GaNAs-GaN歪量子井戸活性層23は800℃、その 10 他の層は1050℃とした。

【0024】以上の結晶成長の後、実施例1と同様の工程を経て、レーザダイオード・チップを完成させた。 【0025】室温において、p型側をヒードシンク固定したレーザダイオードに2mAの定電流を流したところ、緑色の540nmでレーザ発振した。

#### [0026]

SiUa 膜を除去した後、p型MgドープGaN層(n=1×10<sup>18</sup> cm -3, d=0.5 μm)18を成長した。次にその上に電子線蒸着 法によりSiO2-Al2Ogからなる反射率99%の多層反射膜19 率良く窒化ガリウム系化合物半導体を用いた垂直共振器 を堆積し、通常のフォトリソグラフィ技術と溶液エッチ 20 型レーザダイオードを形成する事が可能となり、その産ングにより先程の円柱に中心を合わせ直径10 μmの円形 業上の利用価値は非常に大きい。

【0027】また、基体材料としてSi基板を用いることにより、面発光型のレーザ・ダイオードや発光ダイオードに限らず、端面発光型(半導体層の成長方向に垂直に光を輻射する構造)の発光素子においても、シリコンデバイスとのハイブリッド化が可能となる。このため、窒化ガリウム系化合物半導体からなる発光素子においても発光素子モジュールが実現される。

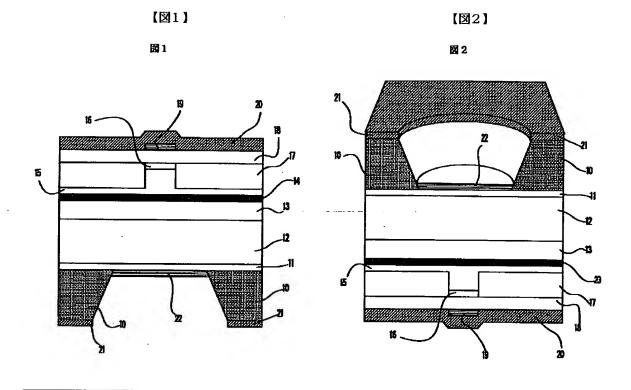
#### 【図面の簡単な説明】

30 【図1】実施例1に示した垂直共振器型半導体レーザの 断面図。

【図2】実施例2に示した垂直共振器型半導体レーザの 断面俯瞰図。

#### 【符号の説明】

10…n型(111)シリコン基板、11…アモルファスGaNバッファ層、12…n型SiドープGaNバッファ層、13…n型SiドープAlo.1Gao.9Nクラッド層、14…ノンドープIno.25Gao.75N-GaN歪量子井戸活性層、15…p型MgドープAlo.1Gao.9Nクラッド層、16…p型MgドープGaNキャップ層、17…ノンドープGaN層、18…p型MgドープGa N層、19…SiO2-Al2O3多層反射膜、20…Au/Pt/Ti/Ni電極、21…Au/Pt/Ti/Al、22…SiO2-Al2O3多層反射膜、23…ノンドープGaNo.94Aso.06-GaN歪量子井戸活性層。



フロントページの続き

(72)発明者 皆川 重量 東京都国分寺市東恋ケ窪一丁目280番地 株式会社日立製作所中央研究所内